



### AG du Pôle Ingénierie

**AGATA Project** 



## Développement Logiciel à IJCLab

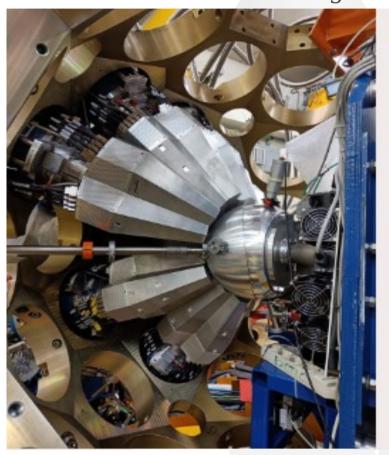
Présenté par : Souhir ELLOUMI



#### C'est quoi AGATA?



Advanced Gamma Tracking Array





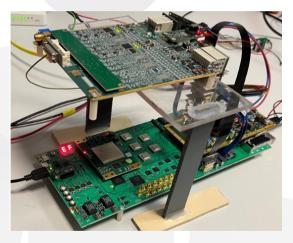


### Mon Rôle pour AGATA?



# Intégration d'une nouvelle électronique

Pace\_Stare

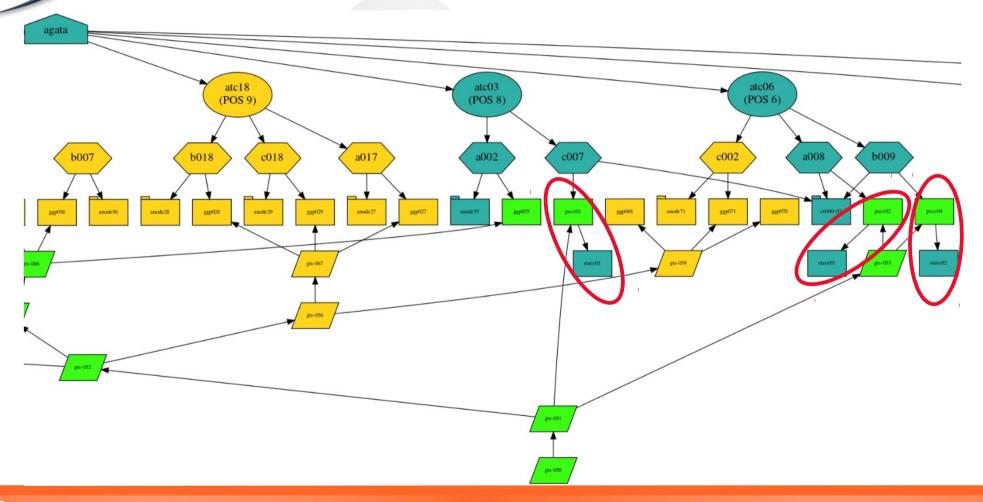


Dans la chaîne d'acquisition AGATA phase 2



#### Intégration de la nouvelle électronique dans TM

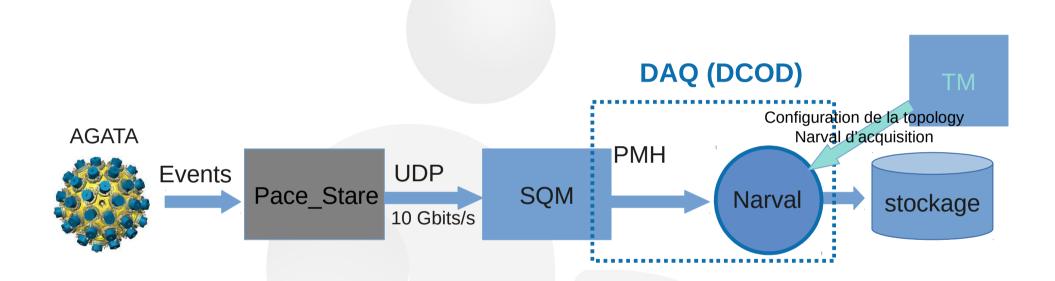






#### Le contrôle de la carte Pace\_Stare

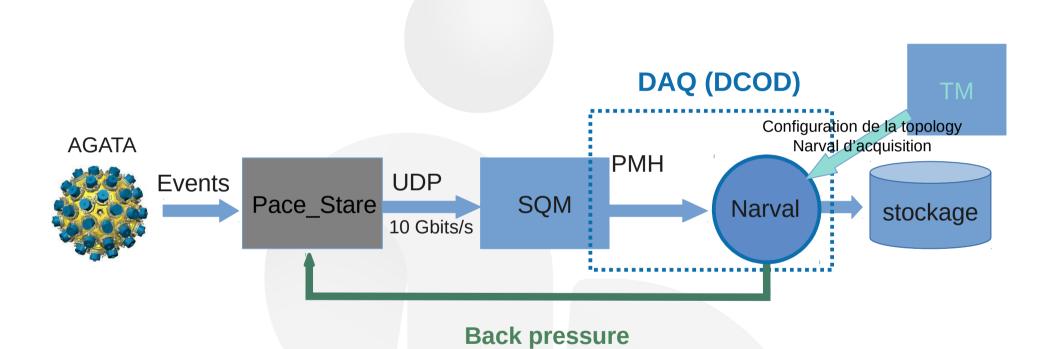






#### **Back-pressure pour Pace\_Stare**

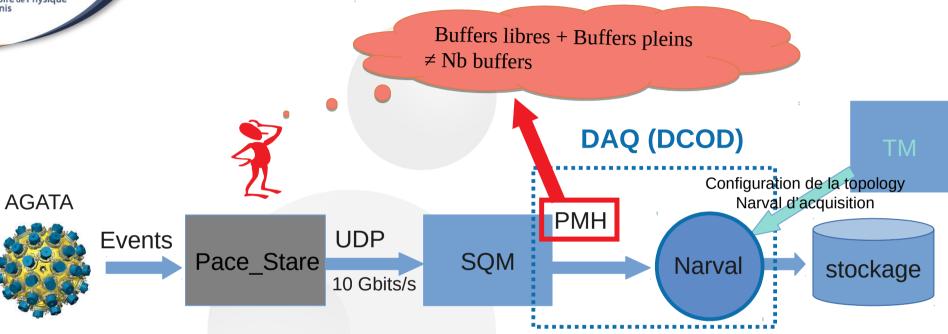






#### Identification et correction d'une incohérence dans le PMH université le l'université le l'uni





- Impact pour la back pressure soft
- Affichage incorrecte de l'utilisation des buffers

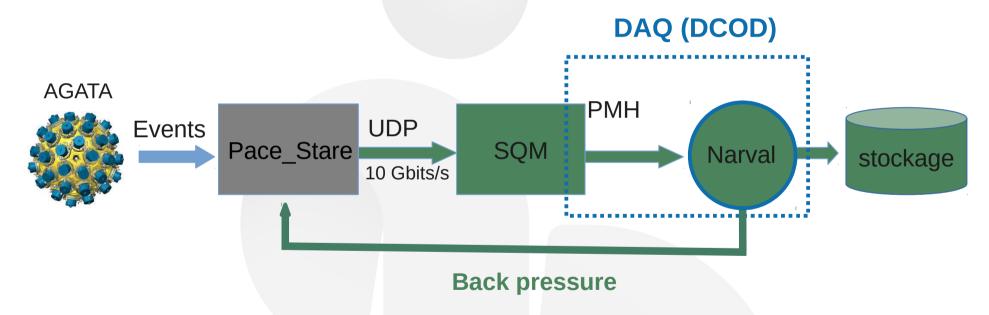
20/12/2023



#### Retour à mes tests de Back-pressure



Réussir de gérer l'envoie de messages start/stop vers l'électronique via IPBus en fonction de l'occupation des buffers

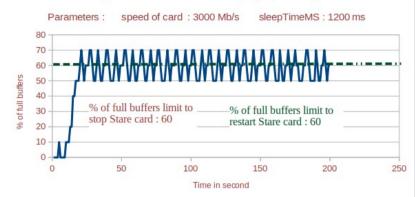


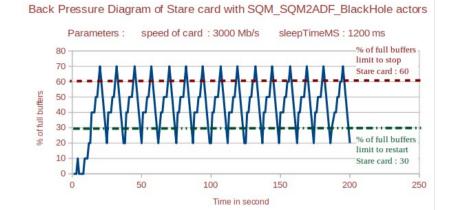


#### Résultats de monitoring des buffers

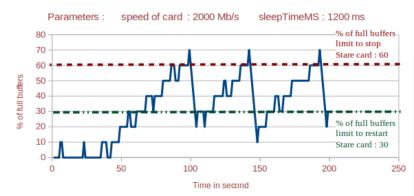




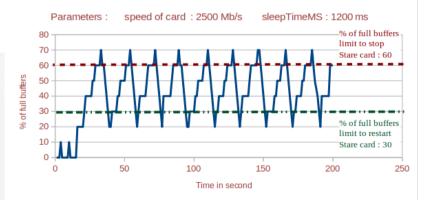




#### Back Pressure Diagram of Stare card with SQM\_SQM2ADF\_BlackHole actors









#### Prochaines étapes ...



- 1. Utilisation de la nouvelle version de TM pour les bancs de tests à Orsay
- 2. Tester le nouveaux TM à Legnaro, afin d'avoir un retour utilisateur
- 3. Amélioration des fichiers de configuration PACE/STARE





# Merci pour votre attention