

Mon travail d'automaticien



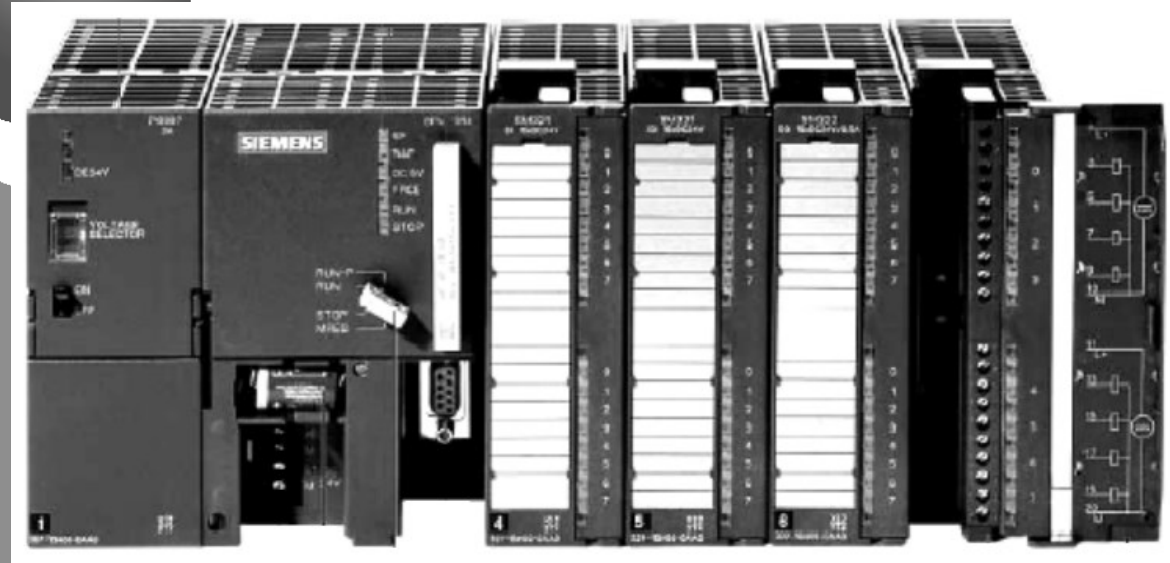
Laboratoire de Physique des 2 Infinis Irène Joliot-Curie
IJCLab - UMR9012 - Bât. 100 - 15 rue Georges Clémenceau
91405 Orsay cedex



université
PARIS-SACLAY

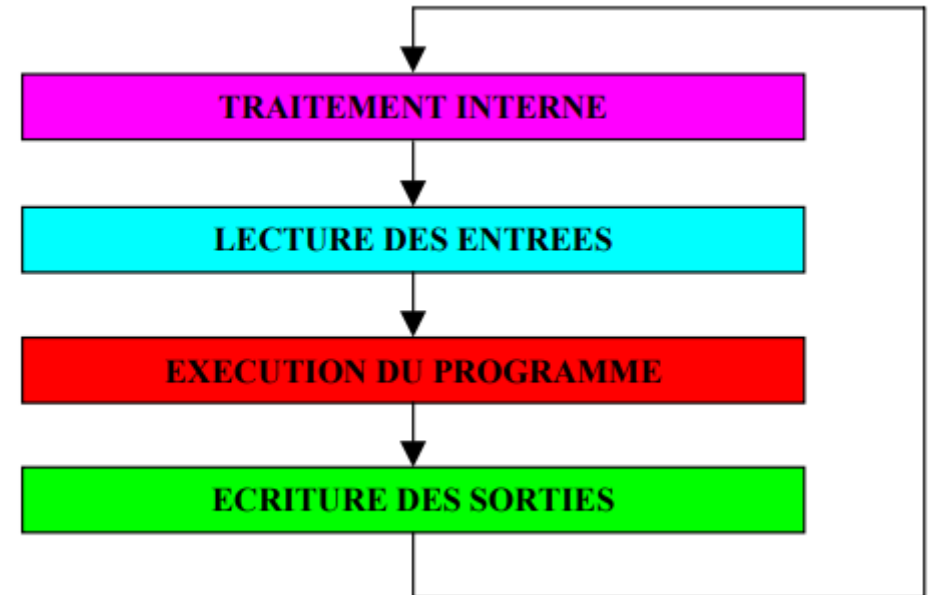


- Carte alimentation
- Unité centrale (CPU)
- Des Modules d'entrées/sorties
 - Cartes Digitales (DI/DO)
 - Cartes Analogiques (AI/AO)
 - Cartes spécialisées



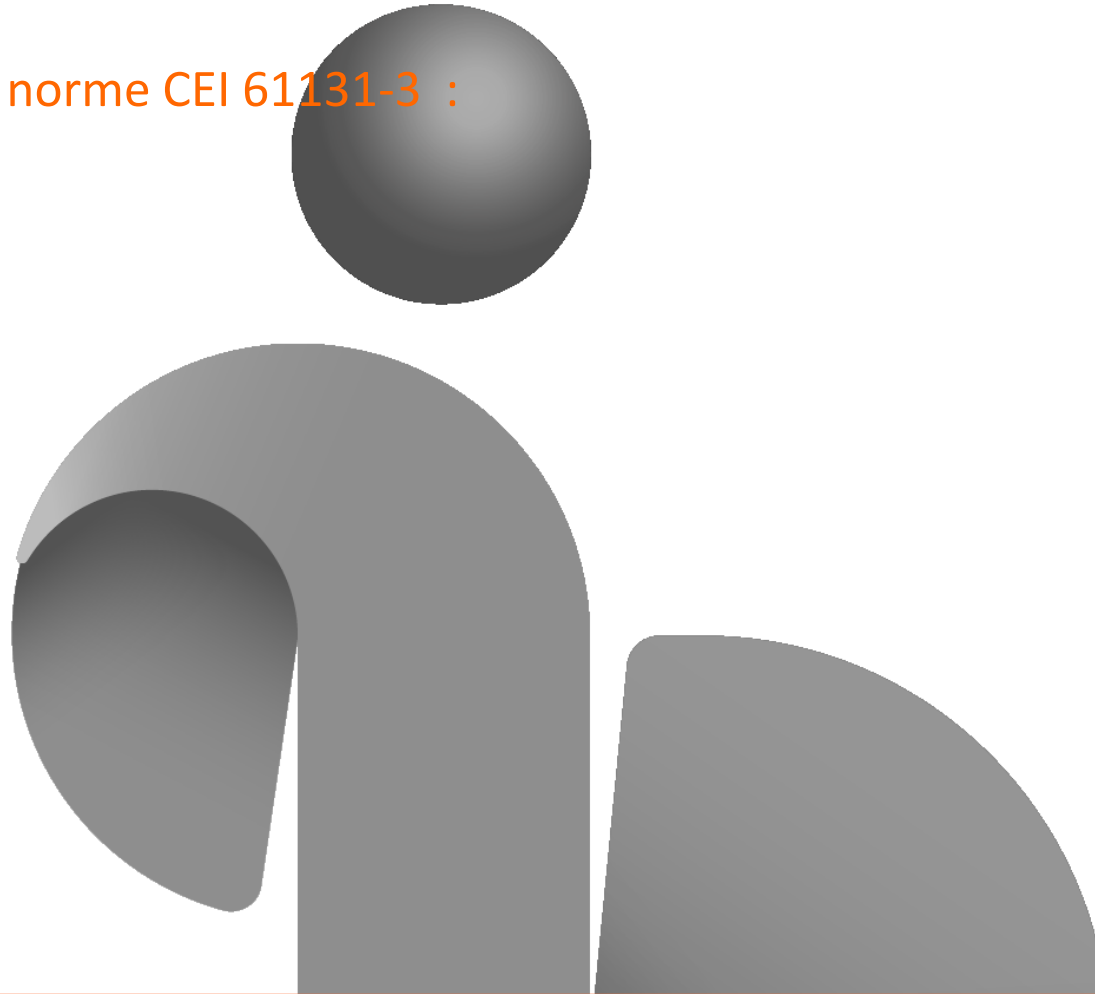


- Exécution du programme de façon cyclique
- Temps de cycle de 1-30 ms
- Watch dog surveille le temps de cycle





Langages définis par la norme CEI 61131-3 :





Langages définis par la norme CEI 61131-3 :

- LIST

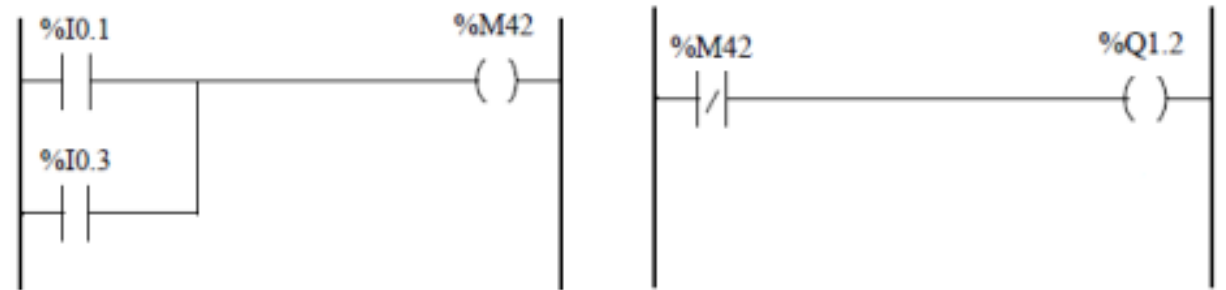
```
LD      %I0.0
AND     %I0.1
OR      %I0.2
ST      %Q0.0
```

```
LD      %I0.0
AND(    %I0.1
OR      %I0.2
)
ST      %Q0.1
```



Langages définis par la norme CEI 61131-3 :

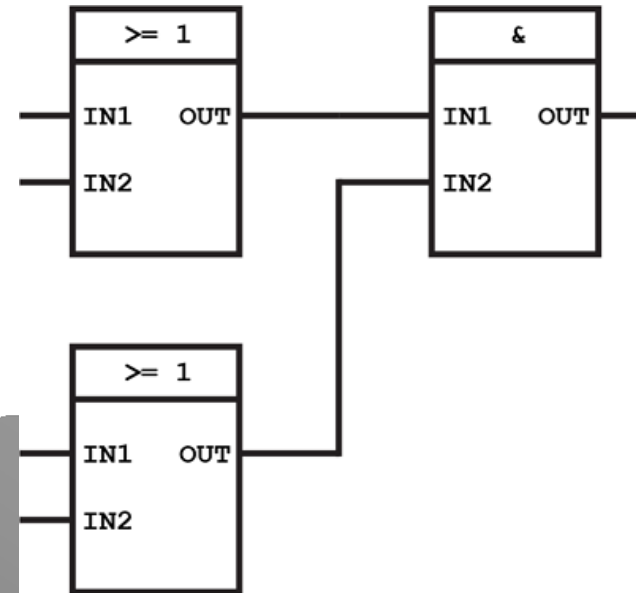
- LIST
- Ladder





Langages définis par la norme CEI 61131-3 :

- LIST
- Ladder
- Bloc fonctionnel





Langages définis par la norme CEI 61131-3 :

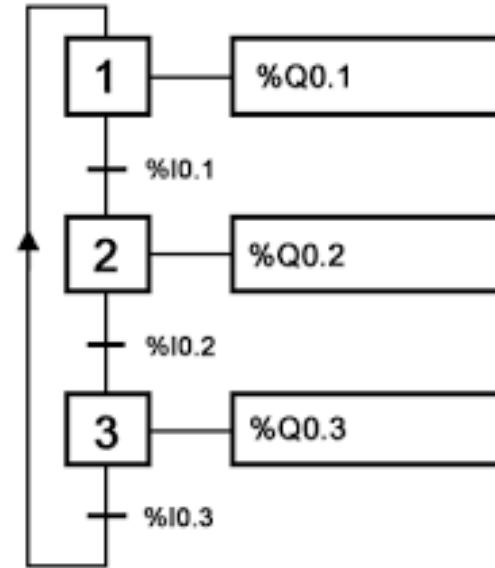
- LIST
- Ladder
- Bloc fonctionnel
- Structuré

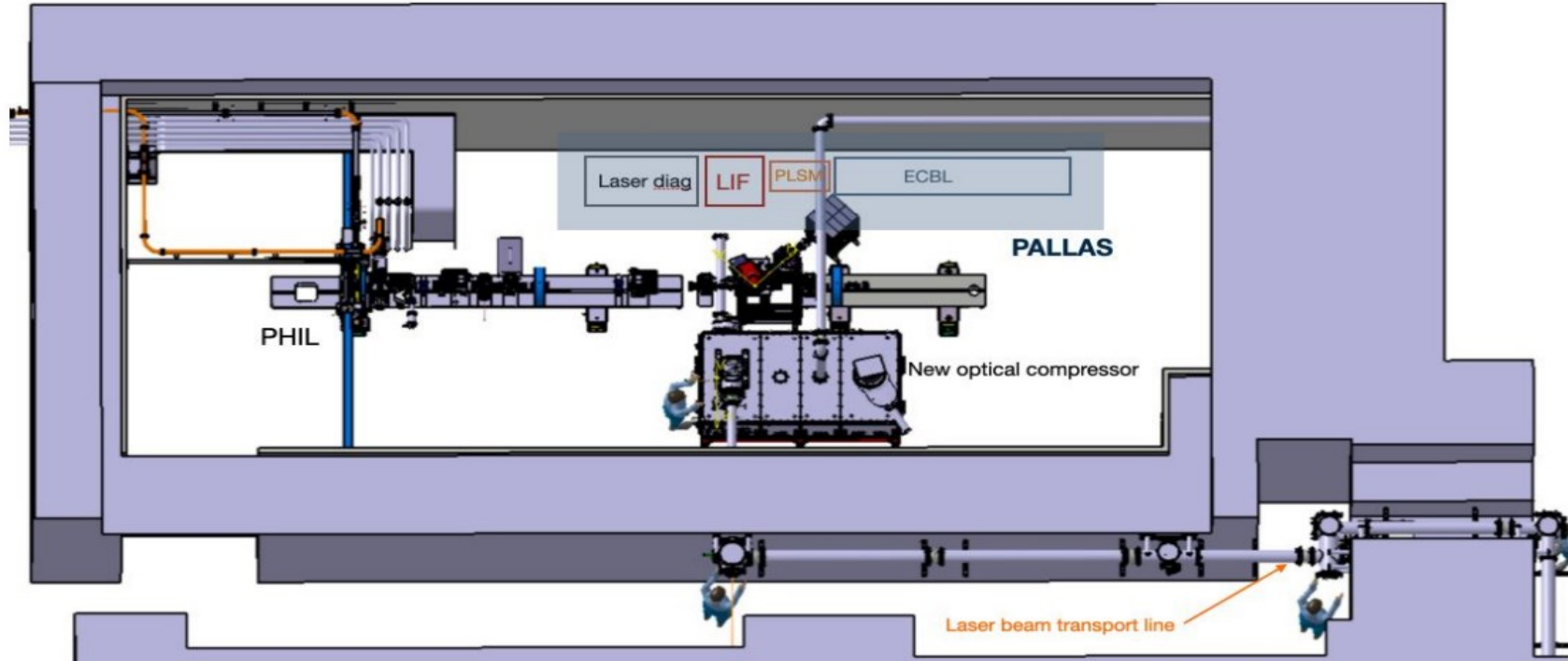
```
IF "GAUG02PressionLue" < 0.0001 AND "GAUG03PressionLue" < 0.0001
THEN
    "BARATRON_1" := TRUE;
ELSE
    "BARATRON_1" := FALSE;
END_IF;
```




Langages définis par la norme CEI 61131-3 :

- LIST
- Ladder
- Bloc fonctionnel
- Structuré
- Le Grafcet





Prototype compact d'accélérateur laser-plasma capable de produire un faisceau d'électrons avec un niveau de stabilité et de fiabilité comparable à un accélérateur radiofréquence conventionnel.



Project tree: PallasVideV3_VD_Sauvegarde -> PLC_1 [CPU 1512SP-1 PN]

Devices: PLC_1 [CPU 1512SP-1 PN]

Chassis_0

1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 32 40 48 56 66

DI 16x24VDC ST_1
DI 16x24VDC ST_2
DI 16x24VDC ST_3
DI 16x24VDC ST_4
DI 16x24VDC ST_5
DI 16x24VDC ST_6
DI 16x24VDC ST_7
DQ 16x24VDC/0.5...
DQ 16x24VDC/0.5...
DQ 16x24VDC/0.5...
AI 8x12Bit
AI 8x12Bit
AI 8x12Bit
AQ 12x12Bit
AQ 12x12Bit
Module serveur_1

PLC_1 [CPU 1512SP-1 PN]

General IO tags System constants Texts

Ethernet addresses

Interface networked with

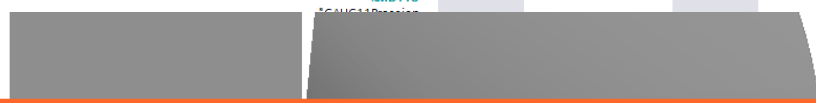
Subnet: PNIE_1

Internet protocol version 4 (IPv4)

Set IP address in the project

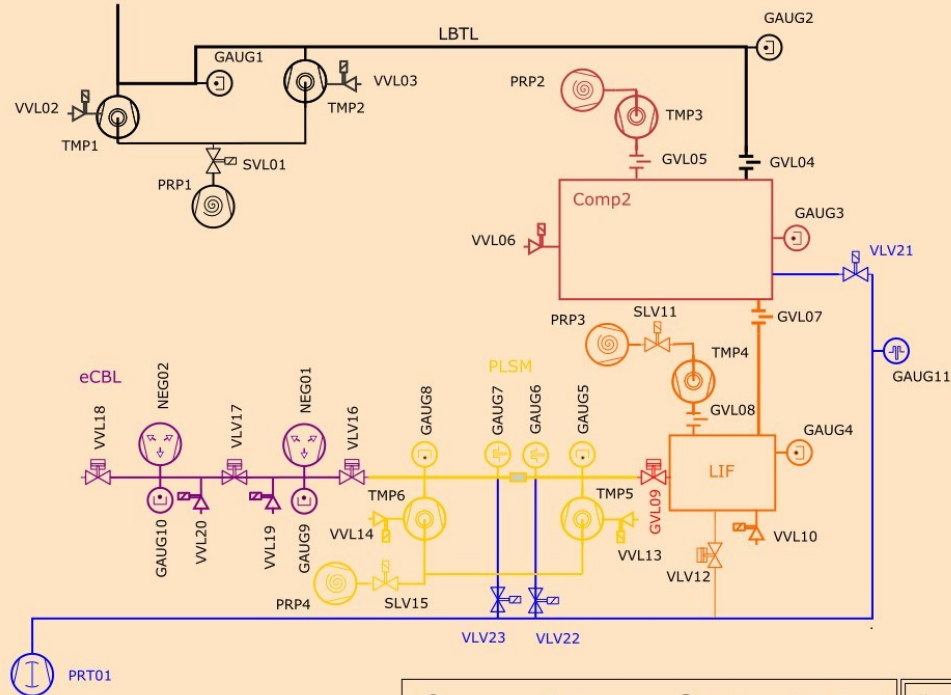
IP address: 10 . 82 . 3 . 27

Subnet mask: 255 . 255 . 255 . 0





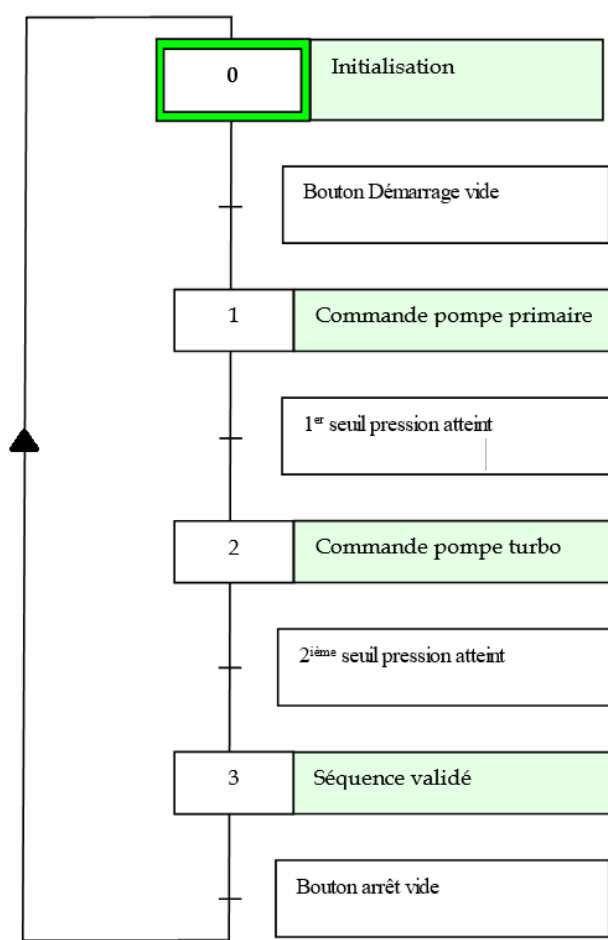
-- Acc s   la page -- [Vannes](#) -- Acc s   la page -- [Pompes Primaires](#) -- Acc s   la page -- [Pompes Turbo](#) -- Acc s   la page -- [Divers](#) -- Acc s   la page -- [Sequences Pompage](#)



note : GLV11 is a radiation safety element

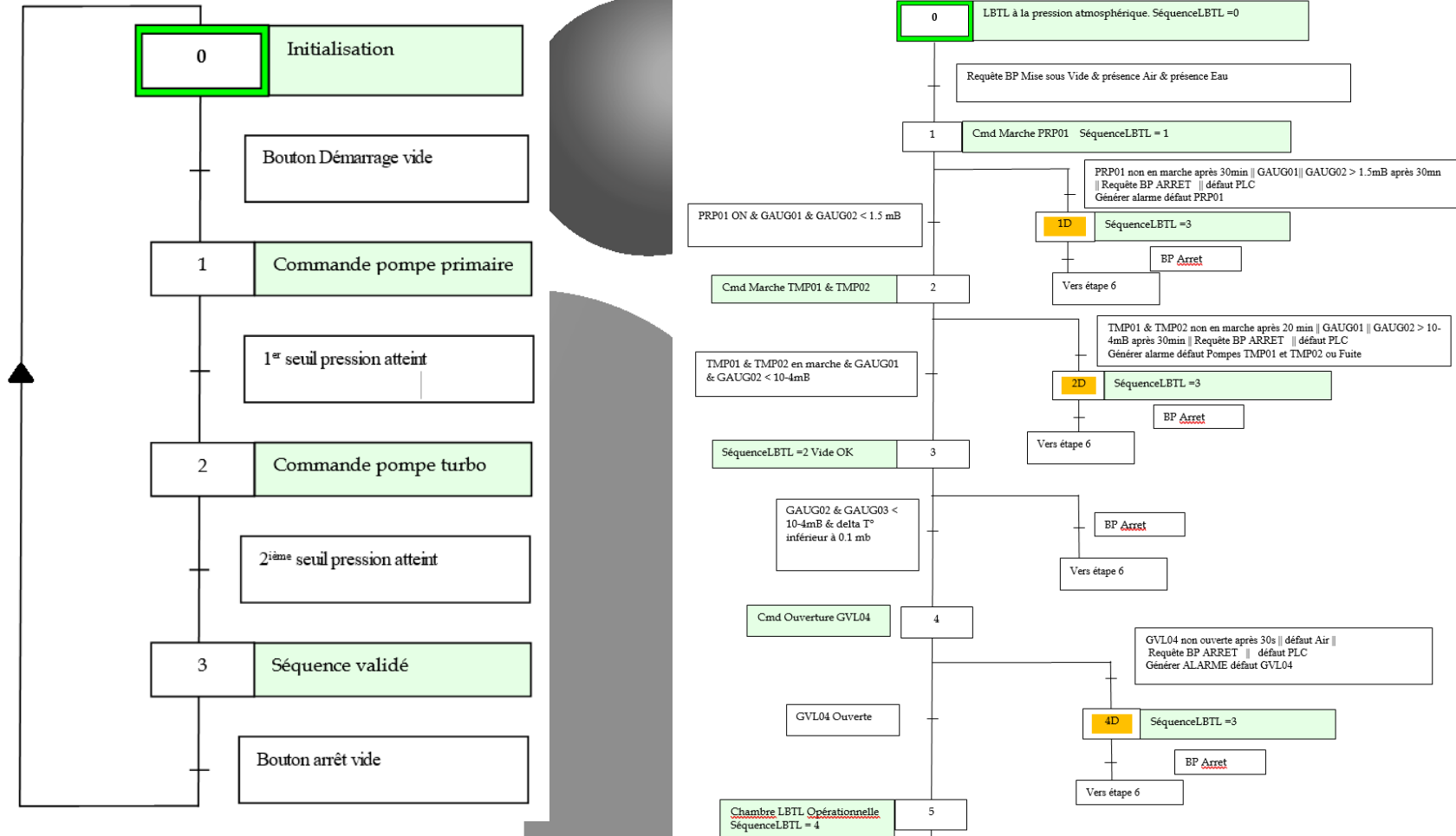


PALLAS Contr le Local Synoptique





Process du Vide



- 7 cartes de 16 DI
- 4 cartes de 16 DO
- 4 cartes de 8 AI
- 3 cartes de 4 AO





← ↻ ⚠ Non sécurisé | <https://10.82.3.27/awp/LocalIHPompePrimaire.html> 🔍 🔊 ☆ ⚙️ | 📖 📌 📁 📧 📧 📧

-- Accès à la page -- [Vannes](#) -- Accès à la page -- [Pompes Turbo](#) -- Accès à la page -- [Divers](#) -- Accès à la page -- [Synoptique](#) -- Accès à la page -- [Sequences Pompage](#)

PALLAS Contrôle Local Pompes Primaires

PRP01 Marche=1 Arret=0 :	0	PRP01 Faute:	0
PRP01 Off=0 On=1 Défaut=2..:	0	PRP01 Vitesse Entrée:	16
PRP02 Marche=1 Arret=0 :	0	PRP02 Faute:	0
PRP02 Arret=0 Marche=1 Défaut=2..:	0		
PRP03 Marche=1 Arret=0 :	1	PRP03 Faute:	1
PRP03 Off=0 On=1 Défaut=2..:	7		
PRP04 Marche=1 Arret=0 :	0	PRP04 Faute:	0
PRP04 Off=0 On=1 Défaut=2..:	0		
PRT01 Marche=1 Arret=0 :	0	PRT01 Faute:	0
PRT01 Avertissement=1:	0	PRT01 Vitesse Entrée:	50
PRT01 V Cooling Ouverte:	1	PRT01 V Cooling Fermée:	1
PRT01 Pressostat PSL220 :	0		

Commande Manuelle On

PRP01 Marche

PRP03 Marche

PRT01 Marche

PRT01 1/2 Freq Reset

PRT01 VPurge Entrée F

PRT01 V Cooling F

RAZ Toutes Commandes Pompes

Commande Manuelle Off

PRP01 Arret

PRP03 Arret

PRT01 Arret

PRT01 VPurge Echapp O

PRT01 VLavage Rotor O

Commande Manuelle Status : 1

PRP02 Marche

PRP04 Marche

PRT01 Reset Erreur

PRT01 VPurge Echapp F

PRT01 VLavage Rotor F

PRP02 Arret

PRP04 Arret

PRT01 1/2 Freq Set

PRT01 VPurge Entrée O

PRT01 V Cooling O



Choix du groupe ONLINE:

- Automate siemens
- Tia portal
- Langage de programmation structuré

